

Laboratorio di Architetture degli elaboratori n.20, 26-27/5/03

ESERCIZIO 1.

Si progetti una subroutine assembler 68000 che accetti in ingresso:

1. l'indirizzo base di una lista L di numeri interi a 16 bit nel registro A0,
2. l'indirizzo base di un blocco di memoria libera nel registro A1.

La subroutine costruisce una copia della lista **non vuota** L nel blocco di memoria libera, che si suppone essere di dimensione sufficiente. L'indirizzo base della nuova lista viene restituito tramite A1.

Si riservi opportunamente negli esempi di chiamata il blocco di memoria libera mediante la direttiva DS.

ESERCIZIO 2.

Si progetti una subroutine assembler 68000 che accetti in ingresso:

1. l'indirizzo base di una lista L di numeri interi a 16 bit nel registro A0,
2. un numero positivo n di 16 bit nella word meno significativa del registro D0.

La subroutine deve cancellare dalla lista L tutte le occorrenze del numero n . Ad esempio, se $L = 0,1,5,3,5,5,4$ e $n = 5$ la subroutine deve produrre la lista $L = 0,1,3,4$.