

## Laboratorio di Architetture degli elaboratori (n.8, 27-30/01/03)

### ESERCIZIO 1

Realizzare un circuito calcolatore *in complemento a 2* che dispone di:

- un ingresso IN a 8 bit;
- un ingresso OP a 2 bit;
- un'uscita OUT a 8 bit;
- un'uscita ERROR a 1 bit.

Il circuito, ad ogni ciclo di clock, riceve sull'ingresso OP un'istruzione ed esegue un'opportuna operazione sul dato IN e sul valore di un registro interno R a seconda della seguente tabella

OP	Codice mnemonico	Operazione
00	NOP	$R \leftarrow R$
01	LOAD	$IN \leftarrow R$
10	ADD	$IN+R \leftarrow R$
11	MUL	$IN \cdot R \leftarrow R$

Il bit ERROR viene posto ad 1 ogni qualvolta l'operazione produca un overflow (si ricordi che si lavora in complemento a 2).

Si realizzi il modulo del circuito e si colleghino gli ingressi IN e OP ad opportuni DIP-switch e l'uscita OUT ad un display esadecimale.

Si suggerisce di realizzare il circuito utilizzando i componenti predefiniti del tkgate (registro 8 bit, MUX 8 bit, ALU, etc).

### ESERCIZIO 2

Estendere il circuito precedente a 4 registri interni R0, R1, R2, R3. Aggiungere ad OP 2 bit per indirizzare uno dei 4 registri e eseguire le operazioni nel modo seguente

OP	Codice mnemonico	Operazione
00 -	NOP	No op
01 n	LOAD	$IN \leftarrow R_n$
10 n	ADD	$IN+R_n \leftarrow R_0$
11 n	MUL	$IN \cdot R_n \leftarrow R_0$