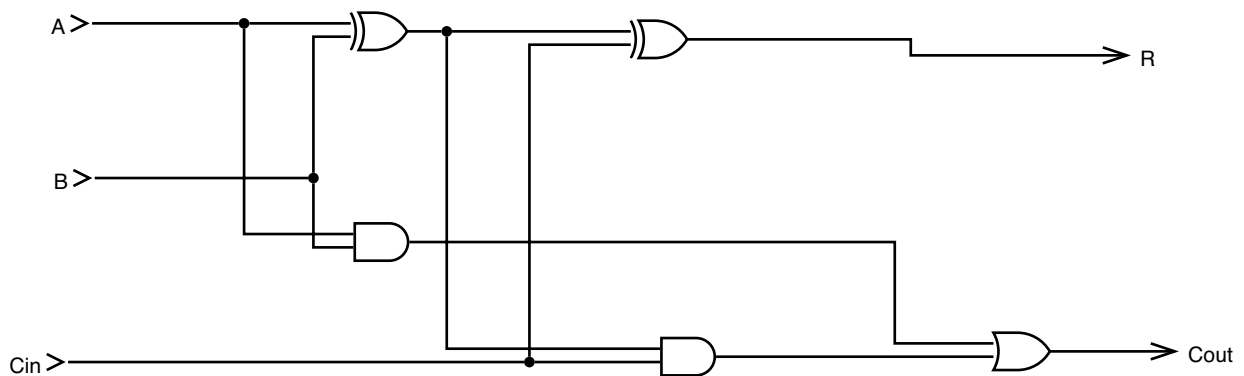


## Laboratorio di Architetture degli elaboratori (n. 2, 12-13-15/11/01)

1. Supponendo di rappresentare i numeri interi da 0 a 15 in binario puro, realizzare un circuito a 4 ingressi che determina se l'ingresso rappresenta un numero non divisibile per 3.
2. Rifare l'esercizio (1) supponendo che i numeri in ingresso siano compresi tra 0 e 9. Per gli altri valori di ingresso l'uscita non è specificata.
3. Realizzare un modulo che implementa il circuito FULL ADDER.



4. Realizzare un circuito addizionatore per numeri a 4 bit collegando in cascata 4 moduli Full-Adder.