

Laboratorio di Architetture degli elaboratori (n. 1, 5-6-8/11/01)

1. Si realizzino tre varianti di un circuito a 3 ingressi e 1 uscita che determina se almeno due degli ingressi valgono 1 (funzione elettorale a 3 argomenti) secondo le seguenti modalità:
 - a) Forma canonica SP minima (si usino le mappe di Karnaugh) ;
 - b) Usando solo porte NAND a 2 e 3 ingressi;
 - c) Usando un multiplexer 8_1 a 1 bit.

2. Si realizzi un circuito a 5 ingressi e 1 uscita che determina se almeno tre degli ingressi valgono 1 (funzione elettorale a 5 argomenti).